Adresse	Mode	A0	A1	
C080/8	lesen	0	0	RE
C081/9	schreiben	1	0	
C082/A	aus	0	1	WE
C083/B	beides	1	1	

Bank0 Bank1

Auf A0 muß zweimal (lesend) zugegriffen werden, beim ersten Mal kippt Q3, dann erst kann WE umschalten.

R/-W
A0 - A5 (von J1 1:1 durch)
A6
D0 - D7 (Datenbus)
'367
4116

Addr^((WE^RW)v(RE^RW)),
Addr=A15^A14^(A13vA12)
decodiert Dxxx - Fxxx

RAM
8x 4116

-RAS=(-LC^phi0)v-J1RAS
-RAS=0 wenn J1RAS=0 und (-LC=0 oder phi0=0)

-CAS^lesen -> Daten zum Bus

A6 ist0, wenn J1A6=0 oder (phi0=1, Bank1=1, A13=0)

A13	Bank1	phi0	J1A6	A6
X	X	0	X	X
0	0	1	A12=1 A13=0	A12=1 A13=0
0	1	1	A12=1 A13=0	0
1	X	X	A13=1	A13=1

bei -RAS ist A6 = A12
-CAS A6 = A13

RAM	-RAS	-CAS
A0	A7	A10
A1	A2	A4
A2	A0	A5
A3	A8	A11
A4	A3	A9
A5	A1	A6
A6	A12	A13

Patrick Schäfer

Document: Apple II 16k - RAMCard

REV: A

Date: 1.06.1993 18:06:26

Sheet: 1/1