



A15	A14	A13	A12	A11	A10	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0
15360	0	0	1	1	1	0	0	0	0	0	0	0	0	0	0
15363	0	0	1	1	1	0	0	0	0	0	0	0	0	0	1

**ESQUEMA ELÉTRICO**  
 DA INTERFACE P/DRIVE E IMPRESSORA  
 (PADRÃO BETA)  
 CBI/ARCADE/ SYNCHRON

DESENHO: IARA M. J. SOARES      DATA: NOVEMBRO/92